

平成30年2月

各 位

主催：中部エレクトロニクス振興会  
電 磁 環 境 委 員 会  
委 員 長 宮 武 秀 樹

## 「プリント基板設計セミナー」開催のご案内

拝啓 時下益々ご健勝のこととお慶び申し上げます。

さて、中部エレクトロニクス振興会 電磁環境委員会では、EMC 技術者の教育に努める中、技術者が頭を悩ますプリント基板設計における、忠実な信号伝送／ノイズ対策設計の基礎についてセミナーを開催いたします。

回路図通りにパターン設計をしたのに、出来上がったプリント基板の動作チェックをしてみると、①信号が歪んでいる、②信号波形にノイズが重畳している、といった経験はないでしょうか？回路図上ではただの線でも実際は有限の幅／長さを持ったパターンであり、特に高周波信号を扱う場合には分布定数的な扱いが必要になります。本セミナーは初心者を対象に、プリント基板パターンの分布定数的な振る舞いや、プリント基板設計、製造時の留意すべき事項を解説します。「プリント基板設計／製造の手戻りをなくしたい」とお考えの方は、是非、本セミナーにご参加いただき、今後の業務にお役立ていただきたくご案内いたします。

敬 具

### 記

1. 日 時 平成30年2月28日(水) 13:30～16:30
2. 会 場 名古屋市工業研究所 管理棟4階 第2会議室  
(名古屋市熱田区六番 3-4-41)
3. 講演内容 次頁参照
4. 講 師 RITA エレクトロニクス (株)  
執行役員 CTO 開発・ソリューション本部長 田中 顕裕 氏
5. 募集人数 50名 (定員になり次第締め切らせて頂きます)
6. 受講料 会員 4,000円 非会員 6,000円 (税込)
7. 申込方法 受講申込書にご記入の上、メール・Fax にて下記申込先までお送り下さい。
8. 申込期限 平成30年2月19日(月)
9. 支払方法 請求書をお送りいたしますので、受講料をご納入ください。
10. 申込・問合せ 中部エレクトロニクス振興会 事務局

Tel: (052) 661-6476 Fax: (052) 651-5460

E-mail: cea@eleshin.org

※ 会員＝中部エレクトロニクス振興会

◆ プリント基板設計セミナー ◆

セミナー② 13:30～16:30

『プリント基板開発における高速信号伝送・ノイズ対策設計の基礎』

RITA エレクトロニクス 株式会社

執行役員 CTO 開発・ソリューション本部長 田中 顕裕 氏

プリント基板を開発する際には、半導体デバイス間の信号伝送に関する高い信頼性や、電子機器としての EMC 規格への合致が求められる。このため、信号配線については特性インピーダンスのコントロール、半導体への電源供給線に対するバイパスコンデンサ実装、基板全体を対象にしたプレーン共振の抑制など、多くの注意事項がある。本講は初心者を対象に、プリント基板の設計や基板メーカーへの発注時に留意すべき事項を解説する。

「プリント基板設計セミナー」申込書

月 日

会社名			
住所	〒		
フリガナ 参加者名		所属部署	
電話		E-mail	

- (1) お客様のご登録情報は講師である RITA エレクトロニクス株式会社と共有し、同社から本講習会関連商品等のご案内をさせていただくことがあります。
- (2) 受講時は RITA エレクトロニクス株式会社のアンケートへのご協力をお願いします。